

Las representaciones de un **Sheet Entry** son:

None: No hay puntas y su representación es un rectángulo.

Left: Representa una flecha hacia la izquierda.

Right: Representa una flecha a la derecha.

Bidirectional: Representa una flecha con indicación Izquierda y Derecha donde se define que permite una conexión bidireccional.

Asignar Plano Maestro

Para asignar el plano maestro a un diseño modular jerárquico a realizar los pasos a seguir son:

Una vez que esta concluido los planos de esquemas y se ha asignado los **Sheet Symbol** podemos asignar el plano maestro el cual se procede de la siguiente manera: Seleccionar desde el panel de proyectos la hoja de esquema que se designa donde están las hojas **Sheet Symbol** que describen en bloques el diseño electrónico y se ejecuta el comando **Tools Up/Down Hierarchy** o

el botón  veamos el procedimiento en la siguiente figura. 2.51

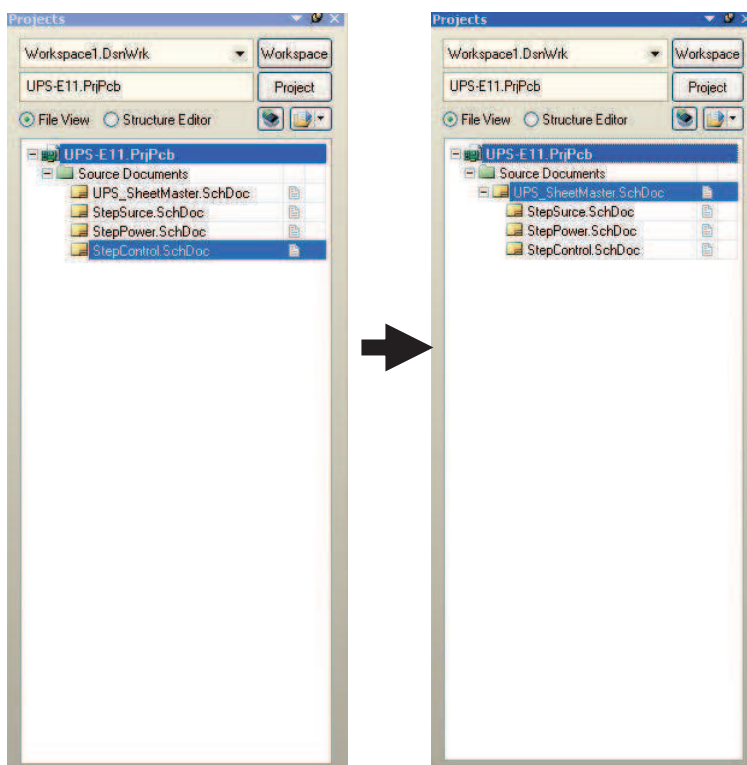


Figura 2.51 Diseño de Plano Maestro

Video 8: Diseño Modular Jerárquico Parte II

Asignar Número y Total de Hojas.

El proceso de asignar hojas a un diseño modular jerárquico es al ejecutar el comando **Tools/Number Sheets** al ejecutar este comando aparece una ventana la cual tienen botones para dar un control automático de las hojas y dar su respectivo orden también si se desea se puede modificar el orden con seleccionar el botón Move Down ó Move Up para subir de posición una hoja de esquema. Figura 2.52

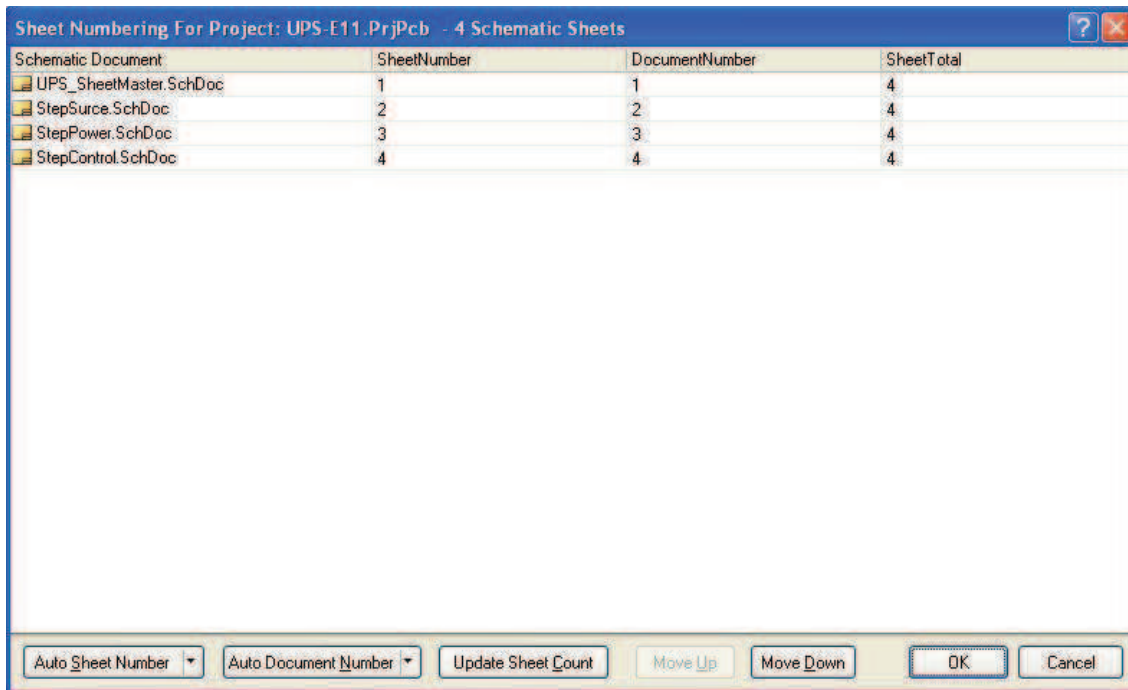


Figura 2.52 Ventana para asignar numero a las hojas de esquema.

Sincronización de hojas de Símbolo (Sheet Symbol)

Para sincronizar las hojas de símbolo **Sheet Symbol** se requiere tener las etiquetas y los puertos definidos en consecuencia para ser sincronizar todos los **Sheet Entry**

El procedimiento es definir los puertos e etiqueta y asignar si son de salida o de entrada y ejecutar el comando **Design/Synchronize Sheet Entries and Ports** aparece una ventana donde nos muestra los puertos de el esquema y los **Sheet Entry** de cada bloque que se va a sincronizar.

Figura 2.53

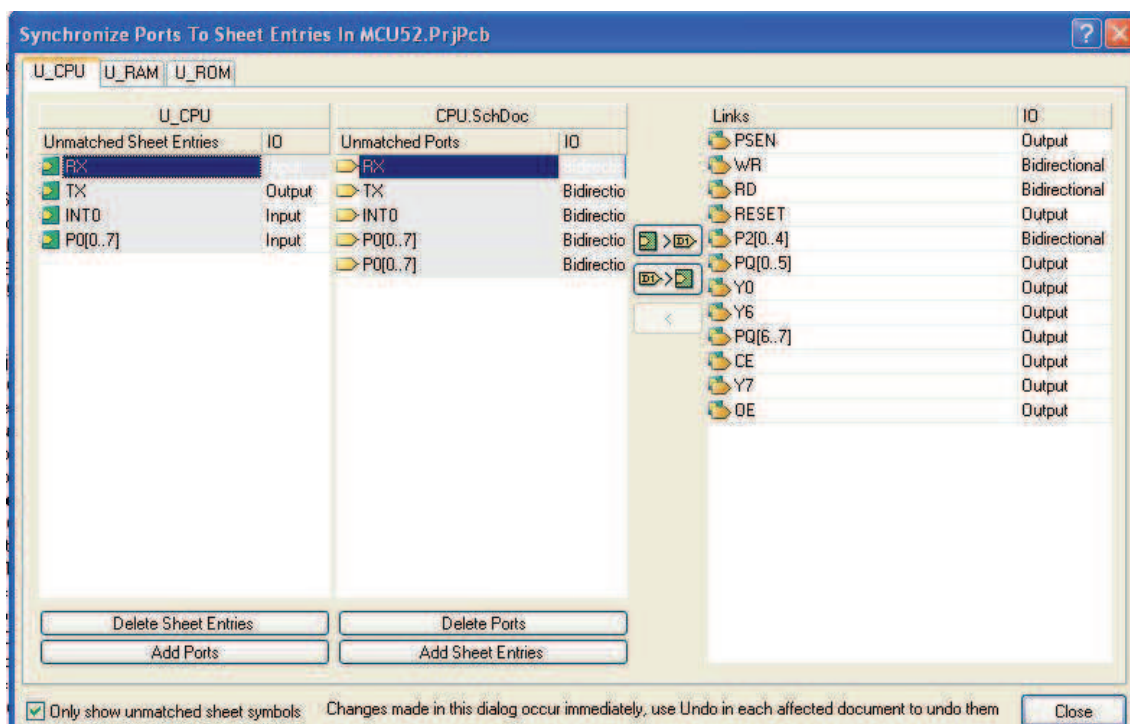


Figura 2.53 Sincronización de puertos y **Sheet Entry**

COMPILAR EL PROYECTO.

Video 9: Diseño Modular Jerarquico Parte III

Compilar el Proyecto significa hacer las revisiones de detecciones de errores eléctricos, dibujo u orden del documento que se este elaborando.

En el editor de esquemas el proceso de compilar el proyecto se realiza de diferentes formas.

Compilar el documento: Este procedimiento es compilar cada documento del proyecto este proceso es el más recomendable cuando se ha terminado de realizar los documentos que forman el proyecto. Para realizar este proceso es ejecutar el comando **Project/Compile Document**.

Compilar el PCB Project: Esta opción permite compilar datos del Esquema hacia el Proyecto PCB del Proyecto de Diseño Electrónico que se tiene con un procedimiento que veremos en un próximo capítulo donde se sincroniza el Proyecto PCB con (el o los) esquemas que forman el Diseño Electrónico. Para realizar este proceso es ejecutar el comando **Project /Compile PCB Project**.

Compilar Todo el Proyecto: Es recomendable este proceso después de compilar cada documento o modificaciones a un proyecto definido por que se compilan todas los Documentos del proyecto. Para realizar este proceso es ejecutar el comando **Project/Design Workspace/Compile All Projects**.